

Moduli AI Fail-safe per ET 200SP HA

25.agosto.2021

Annuncio di prodotto: da ottobre 2021 sarà disponibile il Modulo di ingresso analogico fail-safe con comunicazione HART per sistema di periferia decentrata SIMATIC ET 200SP HA.

La gamma di prodotti del sistema di I/O scalabile e ad alta disponibilità **SIMATIC ET 200SP HA** verrà ampliata con un modulo di ingresso analogico fail-safe con comunicazione HART. SIMATIC ET 200SP HA potrà quindi essere utilizzato per realizzare la maggior parte delle funzioni fail-safe, basate su SIMATIC Safety Integrated per l'automazione di processo.



Descrizione

Modulo di ingresso analogico F-AI 8xI 2-/4 fili HART HA

Proprietà:

- 8 ingressi analogici fail-safe (fino a SIL3/Cat.3/PLd o SIL3/Cat.4/PLe con CPU Voting)
- Campi di misura: 0..20 mA e 4..20 mA
- Risoluzione: 16 bit incluso il segno
- Alimentazione encoder interna a prova di cortocircuito per trasduttori di misura a due fili
- Possibile alimentazione encoder esterno
- Diagnostica programmabile
- Passivazione a livello di canale e di modulo
- Comunicazione HART (da Rev. 5 a Rev. 7)
- Profilo PROFI-safe V2.6.1

Funzionalità supportate:

- Aggiornamento del firmware
- Profinet I&M (Identification and Maintenance)
- Stato del segnale
- Ridondanza I/O



Morsettiera, tipo F1, nera

Morsettiera (Terminal block) per l'interconnessione ridondante di due moduli fail-safe F-AI 8xI 2-/4 fili HART HA.

Nota:

Per il funzionamento singolo è possibile utilizzare i blocchi terminali del sistema ET 200SP HA esistenti.



Moduli AI Fail-safe per ET 200SP HA

25.agosto.2021

Configurazione

I moduli Analogici d'Ingresso Fail Safe per ET 200SP HA sono configurabili utilizzando il seguente software:

- S7 F Systems V6.4 (o superiore)
- Inoltre opzionale:
 - PCS 7 V9.1 (o superiore)
 - PCS 7 V9.0 SP3 (o superiore)

Codici di ordinazione

6DL1136-6AA00-0PH1	F-AI 8x I 2-, 4-wire HART HA
6DL1193-6TP00-0DF1	TERMINAL BLOCK, TYPE F1, BLACK

Lancio sul mercato

La commercializzazione del modulo I/O fail-safe è previsto per ottobre 2021