

Nuovo FW2.9 per CPU S7-1500RH

9 giugno 2021

Con la presente s'informa che sono disponibili i nuovi FW 2.9 per le CPU S7-1500RH.

Le novità legate al nuovo Firmware sono le seguenti:

- Nuova CPU Ridondata e Failsafe S7-1518HF-4 PN;
- MRP-Interconnect per la realizzazione di più anelli MRP;
- Modifica del tempo di commutazione dei dispositivi S1;
- Novità per il blocco "RH_CTRL";
- Simulazione delle CPU S7-1500RH nel PLCSim Advanced.

Nuova CPU S7-1518HF-4 PN.

Questa nuova CPU si differenzia da quelle già presenti nel portfolio S7-1500RH per le seguenti caratteristiche:

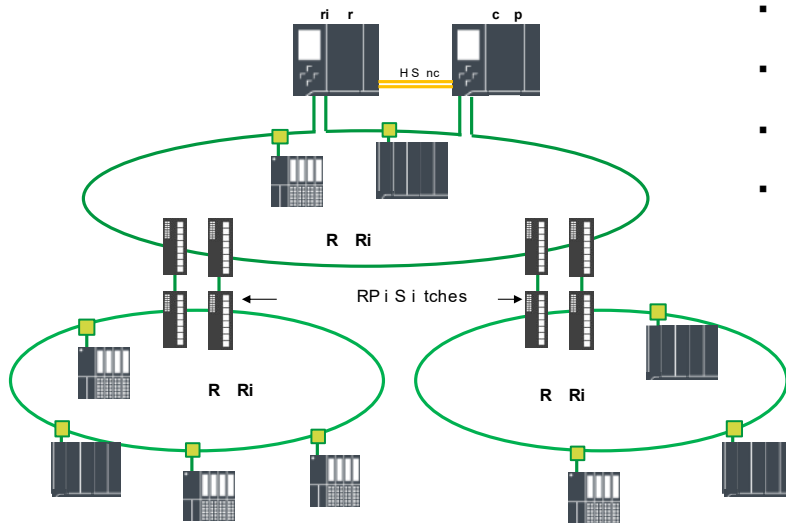
- Maggiori performance e maggiore memoria;
- Possibilità di elaborare programmi Failsafe.

MRP-Interconnect.

La procedura MRP Interconnection è un'estensione del MRP e consente l'accoppiamento ridondante di due o più anelli con MRP nelle reti PROFINET come definito nella Norma IEC 62439-2 (Edition 3). MRP Interconnection consente di controllare topologie di grandi dimensioni con ridondanza ad anello. Grazie a MRP Interconnection, quando si configurano le topologie di rete ridondanti non ci si deve più limitare a 50 dispositivi che sono il limite per un solo anello.

Di seguito si riporta un esempio di configurazione MRP-Interconnect con CPU S7-1517H:

Novità con il nuovo sistema di accoppiamento di pi anelli RP



- I switch RP Interconnect consentono di collegare pi anelli RP.
- Si possono usare switch ridondanti migliorando il grado di disponibilità delle reti.
- In ogni anello si possono usare fino a 4 dispositivi.
- Possono essere usati i seguenti switch della serie SC L C R C 2 F 2 2 P 2

Unrestricted Siemens 22 IF 22 7

SIEMENS

Modifica del tempo di commutazione dei dispositivi S1.

Dalla versione FW V2.9, in caso di guasto/STOP della CPU principale è possibile influire sul tempo di commutazione tra la separazione e il ripristino degli S1-Device.

Questa funzione consente di Ottimizzare il tempo di commutazione tra la disconnessione e il ripristino degli S1-Device durante nella fase di transizione tra la CPU Primaria e quella di Backup.

Novità per il blocco "RH_CTRL".

Dalla versione FW V2.9 l'istruzione "RH_CTRL" supporta altre funzioni:

- Richiesta di SYNCUP
- Impostazione della CPU principale nello stato di funzionamento STOP (soltanto nello stato del sistema RUN ridondante).
- Impostazione della CPU di backup nello stato di funzionamento STOP.

Simulazione delle CPU S7-1500RH nel PLCSim Advanced.

PLCSIM Advanced V4.0 supporta la simulazione delle R/H-CPU

- Messa in servizio virtuale delle macchine con le CPU R/H;
- Test automatizzato del programma utente STEP 7.

Ulteriori dettagli si possono trovare nella "Info di prodotto" specifica per questa CPU sul sito del Customer & Support.